Introduction à l'architecture des ordinateurs

ECTS : 2

Enseignant responsable : Stephane AIRIAU (https://www.lamsade.dauphine.fr/~airiau/)

Langue du cours : Français

Volume horaire : 0

Description du contenu de l'enseignement :

Ce cours donne les bases de l'architecture d'un ordinateur:

- Représentation: des entiers, des réels, codage des caractères
- Circuits logiques
- Ordinateur et processeurs
- Exemple de langage assembleur
- Mémoire et mémoire cache
- Entrées/sorties

Compétences à acquérir :

Comprendre la structure interne d'un ordinateur à travers l'étude de ses différents composants : microprocesseur, mémoire, entrées/sorties acquérir les notions de base en langage machine : instruction, adressage, assembleur.

Mode de contrôle des connaissances :

Examen

Document susceptible de mise à jour - 04/11/2026
Université Paris Dauphine - PSL - Place du Maréchal de Lattre de Tassigny - 75775 PARIS Cedex 16